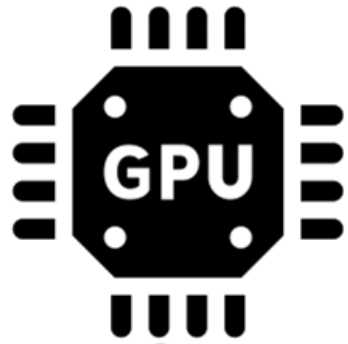


# 고성능/저전력 시스템 설계 연구실

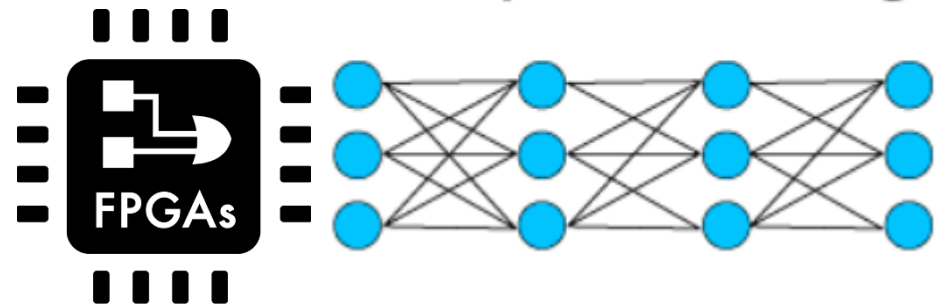
- 홈페이지: [www.onchip.net](http://www.onchip.net) Github: [www.github.com/jeonggunlee](https://www.github.com/jeonggunlee)



## - 연구 분야

- 비전 중심의 인공지능/머신러닝 응용
- 딥러닝 가속회로 설계
- GPU 및 CUDA 활용 고성능 병렬 프로세싱
- FPGA를 이용한 고성능/저전력/고신뢰 디지털 회로 설계

Deep Learning



## - 활동

- IEEE 최우수 논문 발표상 및 정보과학회 학부 논문상 등 다수 수상
- 한국전자통신연구원/국가정보보호연구소 공동연구 및 학생 인턴십 진행

