

반도체시스템 응용 연구실 (VLSI Design & Application Lab.)

지도교수



문 규 교수님

위치

- 공학관 1336

연구분야

- 반도체 Analog-mixed IC 설계
- 회로 및 시스템
- 보안시스템 개발

소 개

VLSI Design & Application Lab.에서는 디지털 무선 통신과 초고속 정보 통신과 같은 최신 정보 통신 시스템의 핵심기능 및 RF 통신을 위한 각종 Module과 응용분야를 ASIC 또는 FPGA, CPLD로 구현하기 위해 디지털 및 아날로그 회로 설계에 대한 학술 연구를 진행하고 있으며, 동시에 산학 협동 연구개발 및 초전도 소자의 디지털 회로 응용 분야에 대한 연구를 수행하고 있습니다.

연구 내용

[Analog Part]

- 저전력, 고성능 시스템
- 현재 고성능, 저전력, Noise에 덜 민감한 시스템을 위한 회로를 연구

[Digital Part]

- 현재 FPGA 및 CPLD를 통한 고속 연산 장치 구현 및 동기 회로 설계를 목표로 연구중 현재 IDEC 에서 Tool 및 장비를 지원받고 있음